

DIALOG(R)File 352:DERWENT WPI
(c) 1999 Derwent Info Ltd. All rts. reserv.

008461684 **Image available**

WPI Acc No: 90-348684/199046

XRAM Acc No: C90-151375

XRPX Acc No: N90-266400

Electroluminescent device - has semiconductor layer of conjugated polymer between electrical contact layers

Patent Assignee: CAMBRIDGE DISPLAY TECHNOLOGY LTD (CAMB-N);
CAMBRIDGE RES & INNOVATION LTD (CAMB-N); CAMBRIDGE RES & INN (CAMB-N);
CAMBRIDGE CAPITAL MANAGEMENT LTD (CAMB-N); LYNXVALE LTD (LYNX-N);
CAMBRIDGE CAPITAL MANAGE

(CAMB-N) Inventor: BRADLEY D; BURROUGHES J; FRIEND R H; BRADLEY D D C;
BURROUGHES J H; BRADLEY D D

Number of Countries: 020 Number of Patents: 013

Patent Family:

Patent No	Kind	Date	Applicat No	Kind	Date	Main IPC	Week
WO 9013148	A	19901101				199046	B
AU 9054285	A	19901116				199107	
FI 9006271	A	19901219				199115	
EP 423283	A	19910424	EP 90906272	A	19900418	H01L-033/00	
		199117					
BR 9006718	A	19910806				199136	
JP 4500582	W	19920130	JP 90506028	A	19900418		199211
US 5247190	A	19930921	WO 90GB584	A	19900418	H01L-029/29	
		199339					
			US 90634117	A	19901228		
EP 423283	B1	19950125	EP 90906272	A	19900418	H01L-033/00	
		199508					
			WO 90GB584	A	19900418		
DE 69016345	E	19950309	DE 616345	A	19900418	H01L-033/00	
		199515					
			EP 90906272	A	19900418		
			WO 90GB584	A	19900418		
US 5399502	A	19950321	US 90634117	A	19901228	H01L-021/44	
		199517					
			US 9350348	A	19930505		
ES 2070320	T3	19950601	EP 90906272	A	19900418	H01L-033/00	
		199528					
JP 10092577	A	19980410	JP 90506028	A	19900418	H05B-033/14	
		199825					
			JP 97116159	A	19900418		

JP 10092576 A 19980410 JP 90506028 A 19900418 H05B-033/14
199825

JP 97116158 A 19900418

Priority Applications (No Type Date): GB 899011 A 19890420

Cited Patents: 3.Jnl.Ref; EP 294061; US 3621321; US 4672265

Patent Details:

Patent	Kind	Lat	Pg	Filing	Notes	Application	Patent
--------	------	-----	----	--------	-------	-------------	--------

WO 9013148 A 37

Designated States (National): AU BR CA FI JP KR US

Designated States (Regional): AT BE CH DE DK ES FR GB IT LU NL SE

EP 423283 A 37

Designated States (Regional): AT BE CH DE ES FR GB IT LI LU NL SE

JP 4500582 W 11

US 5247190 A 12 Based on WO 9013148

EP 423283 B1 E 21 Based on WO 9013148

Designated States (Regional): AT BE CH DE DK ES FR GB IT LI LU NL SE

DE 69016345 E Based on EP 423283

Based on WO 9013148

US 5399502 A 12 Div ex US 90634117

Div ex US 5247190

ES 2070320 T3 Based on EP 423283

JP 10092577 A 13 Div ex JP 90506028

JP 10092576 A 12 Div ex JP 90506028

Abstract (Basic): WO 9013148 A

An electroluminescent device comprises a semiconductor layer (4) which is a thin dense polymer film comprising at least one conjugated polymer. Contact layers (2, 5) are arranged in contact with both surfaces of the semiconductor layer (4). The semiconductor layer (4) has a low concn. of extensic charge carriers so that on applying an electric field between the contact layers (2, 5) across the semiconductor layer (4), charge carriers are injected into the semiconductor layer (4) and radiation is emitted from the semiconductor layer (4). USE/ADVANTAGE - The conjugated polymer film (4) is a reliable electroluminescent semiconductor layer and can be used in large area displays. (37pp Dwg.No.2/8

Title Terms: ELECTROLUMINESCENT; DEVICE; SEMICONDUCTOR; LAYER; CONJUGATE; POLYMER; ELECTRIC; CONTACT; LAYER

Derwent Class: A26; A85; L03; U11; U14

International Patent Class (Main): H01L-021/44; H01L-029/29; H01L-033/00; H05B-033/14

International Patent Class (Additional): C08G-061/02; C08L-065/00; C09K-011/06; H05B-033/10; H05B-033/22; H05B-033/26

File Segment: CPI; EPI

DIALOG(R)File 347:JAPIO
(c) 1999 JPO & JAPIO. All rts. reserv.

05809476 **Image available**

ELECTROLUMINESCENT ELEMENT AND MANUFACTURE THEREOF

PUB. NO.: 10-092576 [JP 10092576 A]

PUBLISHED: April 10, 1998 (19980410)

INVENTOR(s): FRIEND RICHARD H
BURROUGHES JEREMY H
BRADLEY DONAL D

APPLICANT(s): CAMBRIDGE DISPLAY TECHNOL LTD [000000] (A Non-Japanese
Company or Corporation), GB (United Kingdom)

APPL. NO.: 09-116158 [JP 97116158]

FILED: April 18, 1997 (19970418)

PRIORITY: 8909011 [GB 899011], GB (United Kingdom), April 20, 1989
(19890420)

INTL CLASS: [6] H05B-033/14; C08G-061/02; C08L-065/00; C09K-011/06;
H01L-033/00; H05B-033/10; H05B-033/22; H05B-033/26

JAPIO CLASS: 43.4 (ELECTRIC POWER -- Applications); 13.9 (INORGANIC
CHEMISTRY -- Other); 14.2 (ORGANIC CHEMISTRY -- High Polymer
Molecular Compounds); 42.2 (ELECTRONICS -- Solid State
Components); 44.2 (COMMUNICATION -- Transmission Systems);
44.6 (COMMUNICATION -- Television); 44.9 (COMMUNICATION --
Other); 45.3 (INFORMATION PROCESSING -- Input Output Units)

JAPIO KEYWORD: R002 (LASERS); R003 (ELECTRON BEAM); R011 (LIQUID
CRYSTALS);

R012 (OPTICAL FIBERS); R044 (CHEMISTRY -- Photosensitive
Resins); R096 (ELECTRONIC MATERIALS -- Glass Conductors);
R115 (X-RAY APPLICATIONS); R116 (ELECTRONIC MATERIALS --
Light Emitting Diodes, LED)

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平10-92576

(43) 公開日 平成10年(1998)4月10日

(51) Int.Cl.⁶
H 05 B 33/14
C 08 G 61/02
C 08 L 65/00
C 09 K 11/06
H 01 L 33/00

識別記号

F I
H 05 B 33/14
C 08 G 61/02
C 08 L 65/00
C 09 K 11/06
H 01 L 33/00

Z
A

審査請求 有 請求項の数25 FD (全12頁) 最終頁に続く

(21) 出願番号 特願平9-116158
(62) 分割の表示 特願平2-506028の分割
(22) 出願日 平成2年(1990)4月18日
(31) 優先権主張番号 8909011:2
(32) 優先日 1989年4月20日
(33) 優先権主張国 イギリス(GB)

(71) 出願人 597063048
ケンブリッジ ディスプレイ テクノロジ
ー リミテッド
イギリス国、ケンブリッジ シービー1
2 ジェーピー ステーション ロード 13
(72) 発明者 フレンド リチャード ヘンリー
イギリス国、ケンブリッジ シービー3
0 エイチアール シャーロック ロード
6
(74) 代理人 弁理士 千葉 剛宏 (外1名)

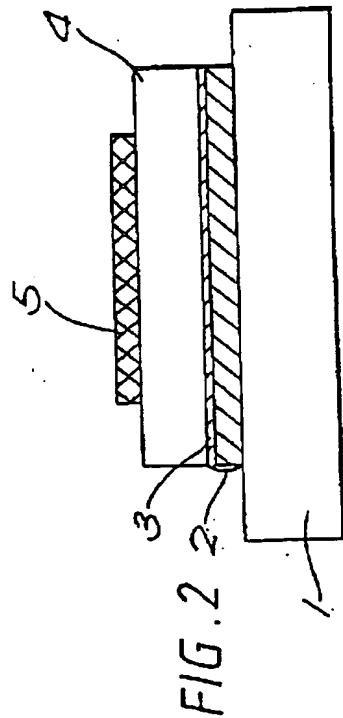
最終頁に続く

(54) 【発明の名称】 電界発光素子およびその製造方法

(57) 【要約】

【課題】信頼性に富み、広面積化が可能な、しかも低消費電力で廉価に製造できる電界発光素子およびその製造方法を提供する。

【解決手段】ガラス基板1の上面に第1の電荷注入接触層2が形成される。この第1の電荷注入接触層2はアルミニウムを熱蒸着したものである。この第1の電荷注入接触層2の表面に酸化物層3が形成される。さらに、前記酸化物層3の表面にPPV膜4を100から300μmの厚さに形成する。次に、前記PPV膜4上に第2の電荷注入接触層5を設ける。

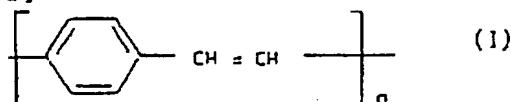


【特許請求の範囲】

【請求項 1】少なくとも一種の共役ポリマーからなる薄い緻密なポリマー膜の形状の半導体層、半導体層の第1の表面と接する第1の接触層および半導体層の第2の表面と接する第2の接触層からなる電界発光素子であって、半導体層のポリマー膜は、第2の接触層を第1の接触層に対して正にするように半導体層を介して第1および第2の接触層間に電界をかけると、電荷キャリヤが半導体層に注入されて、半導体層から発光がなされるように十分に低い濃度の外部電荷キャリヤを有していることを特徴とする電界発光素子。

【請求項 2】請求項 1 記載の電界発光素子において、共役ポリマーが式

【化 1】



【式中、フェニレン環は、必要に応じてそれぞれ独立してアルキル（好適にはメチル）、アルコキシ（好適にはメトキシまたはエトキシ）、ハロゲン（好適には塩素または臭素）またはニトロの中から選択される1つあるいはそれ以上の置換基を有していてもよい】のポリ（p-フェニレンビニレン）[PPV]であることを特徴とする電界発光素子。

【請求項 3】請求項 1 または 2 記載の電界発光素子において、薄い緻密なポリマー膜が10 nmから5 μmまでの範囲の実質的に均一な厚さのものであることを特徴とする電界発光素子。

【請求項 4】前記請求項のいずれかに記載の電界発光素子において、共役ポリマーが1 eVから3.5 eVの範囲の半導体バンドギャップを有することを特徴とする電界発光素子。

【請求項 5】前記請求項のいずれかに記載の電界発光素子において、ポリマー膜の電界発光領域における共役ポリマーの割合が膜中に存在する共役ポリマー中の電荷移動の浸透しきい値を達成するのに十分であることを特徴とする電界発光素子。

【請求項 6】前記請求項のいずれかに記載の電界発光素子において、第1の電荷注入接触層が、その一表面に薄い酸化物層が形成されたアルミニウムの薄層であり、半導体層の第1の表面が前記酸化物層と接触していることを特徴とする電界発光素子。

【請求項 7】請求項 1 乃至 5 のいずれかに記載の電界発光素子において、第1の接触層がアルミニウムまたはマグネシウムと銀との合金からなる群から選択されることを特徴とする電界発光素子。

【請求項 8】請求項 6 記載の電界発光素子において、第2の電荷注入層がアルミニウムおよび金からなる群から選択されることを特徴とする電界発光素子。

【請求項 9】前記請求項のいずれかに記載の電界発光素子において、第1および第2の電荷注入接触層の少なくとも1つが少なくとも半透明であることを特徴とする電界発光素子。

【請求項 10】請求項 7 記載の電界発光素子において、第2の接触層が酸化インジウムまたは酸化インジウムスズからなることを特徴とする電界発光素子。

【請求項 11】請求項 1 乃至 5 のいずれかに記載の電界発光素子において、第1の接触層が非晶質シリコンからなり、かつ第2の接触層がアルミニウム、金および酸化インジウムからなる群から選択されることを特徴とする電界発光素子。

【請求項 12】前記請求項のいずれかに記載の電界発光素子において、第1および第2の電荷注入接触層の少なくとも1つが支持基板とも接触していることを特徴とする電界発光素子。

【請求項 13】請求項 9 記載の電界発光素子において、支持基板が石英ガラスであることを特徴とする電界発光素子。

【請求項 14】前記請求項のいずれかに記載の電界発光素子からなるアレイであって、第1および第2の電荷注入接触層が前記アレイ中で選択的にアドレスされるように配置されていることを特徴とするアレイ。

【請求項 15】少なくとも1種の共役ポリマーからなる薄い緻密な重合体膜の形状の半導体層を、前駆体ポリマーの薄膜をポリマー薄膜として基板上に付着させ、次に付着した前駆体ポリマーを高温に加熱して共役ポリマーを生成する工程によって基体上に付着させ、第1の接触層の薄層を前記半導体層の第1の表面と接して設け、そして、第2の接触層の薄膜を前記半導体層の第2の表面と接して設ける電界発光素子を製造する方法であって、ポリマー膜が、第2の接触層を第1の接触層に対して正にするように前記半導体層と接した第1および第2の接触層間に電界をかけると、電荷キャリヤが半導体層に注入されて、半導体層から発光がなされるように十分に低い濃度の外部電荷キャリヤを有していることを特徴とする電界発光素子の製造方法。

【請求項 16】請求項 15 記載の製造方法において、先ず、支持基板上に前記第1の電荷注入接触層を付着させて複合基板を形成し、前記第1の電荷注入接触層上に薄い緻密なポリマー膜として前記前駆体ポリマーを付着させ、次に複合基板および前駆体ポリマーをポリマー膜中に前記共役ポリマーを生成する高温に加熱し、最後に前記第2の電荷注入接触層をポリマー膜上に付着させることを特徴とする電界発光素子の製造方法。

【請求項 17】請求項 15 または 16 記載の製造方法において、前駆体ポリマーが可溶性であり、かつスピンコーティングによって基板上にポリマー薄膜として付着されることを特徴とする電界発光素子の製造方法。

【請求項 18】請求項 15 乃至 17 のいずれかに記載の

製造方法において、前駆体ポリマーがポリ(p-フェニレンビニレン) [PPV] の前駆体ポリマーであることを特徴とする電界発光素子の製造方法。

【請求項19】請求項15乃至18のいずれかに記載の製造方法において、薄い緻密なポリマー膜が10nmから5μmまでの範囲の均一な厚さのものであることを特徴とする電界発光素子の製造方法。

【請求項20】請求項15乃至19のいずれかに記載の製造方法において、第1の電荷注入接触層が、その一表面に薄い酸化物層が形成されたアルミニウムの薄層であり、この第1の電荷注入接触層の酸化物薄膜が半導体層の第1の表面と接触して設けられることを特徴とする電界発光素子の製造方法。

【請求項21】請求項15乃至20のいずれかに記載の製造方法において、第2の電荷注入層がアルミニウムおよび金からなる群から選択されることを特徴とする電界発光素子の製造方法。

【請求項22】請求項15乃至19のいずれかに記載の製造方法において、第1の接触層がアルミニウムおよびマグネシウム/銀の合金からなる群から選択され、且つ第2の接触層が酸化インジウムであることを特徴とする電界発光素子の製造方法。

【請求項23】請求項15乃至19のいずれかに記載の製造方法において、第1の接触層が非晶質シリコンからなり、かつ第2の接触層がアルミニウム、金および酸化インジウムからなる群から選択されることを特徴とする電界発光素子の製造方法。

【請求項24】請求項15乃至24のいずれかに記載の製造方法において、第1および第2の電荷注入接触層が蒸着によって付着されることを特徴とする電界発光素子の製造方法。

【請求項25】請求項15乃至24のいずれかに記載の製造方法において、支持基板が石英ガラスであることを特徴とする電界発光素子の製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、電界発光素子およびその製造方法に関し、一層詳細には、発光層が半導体である電界発光素子およびその製造方法に関する。

【0002】

【従来の技術】電界発光(EL)素子は、電界の影響により発光するよう構成されている。このように使用される半導体における物理的過程に対する一般的な作用は、半導体の相対する電極から半導体に注入される電子-正孔対の放射結合を通して行われる。その一例としては、GaPおよび同様なIII族-V族半導体を基礎とする発光ダイオードがある。これらの素子は、効果的且つ広範囲に利用されているものの、その大きさが非常に微小であるために大面積ディスプレイに使用するに際しては、困難を伴うばかりか不経済でもある。大面積ディスプレ

イへの使用が可能な代替品の材料は幾種類か知られており、そして無機半導体の中、ZnSに最も多大な努力が向けられた。この系は無視できない実用上の欠点、第1に信頼性が乏しいという問題がある。ZnSに係るメカニズムの一例は、強電界下において、半導体を通って1種のキャリヤが加速されることによって、放射発光によって緩和する半導体の局部的励起が生じることであると考えられる。

【0003】有機材料の中、アントラセン、ペリレン、そしてコロネンのような単体芳香族分子(simple aromatic molecules)はエレクトロルミネセンスを示すことが知られている。

【0004】これらの材料の実用上の問題点としては、ZnSと同様にそれらが信頼性を欠くばかりか、これらの有機層と電流注入電極層(current-injecting electrode layers)との接合が困難なことである。

【0005】有機材料の昇華などの技術は、得られる層が軟らかく、再結晶し易く、および上部接触層(top contact layer)の高温析出に耐えることができないという不利を蒙むる。

【0006】好適に改質された芳香族化合物のラングミュアプロジェクト(Langmuir-Blodgett)蒸着等の技術は膜の品質の劣化、能動物質の希釈、さらには、製造コストの高騰を招く。

【0007】アントラセンを利用した電界発光素子は、米国特許3,621,321号に開示されている。この素子は、多量の電力を消費し、且つ低ルミネセンスであるという不都合を有している。

【0008】改良した素子を提供しようとして、米国特許4,672,265号は、発光層として二層構造を有する電界発光素子を記載している。

【0009】しかしながら、前記二層構造に提案されている物質は、前述の不都合を有する有機材料である。

【0010】

【発明が解決しようとする課題】本発明は、前記の不都合を未然に回避するか、若しくは少なくとも前記不都合を低減化する電界発光素子およびその製造方法を提供することを目的とする。

【0011】

【課題を解決するための手段】本発明の一態様によれば、少なくとも1種の共役ポリマーからなる薄い緻密なポリマー膜の形状の半導体層、半導体層の第1の表面と接する第1の接触層および半導体層の第2の表面と接する第2の接触層とからなる電界発光素子であって、半導体層のポリマー膜は、第2の接触層を第1の接触層に対して正にするように半導体層を介して第1および第2の接触層間に電界をかけると、電荷キャリヤが半導体層に注入されて、半導体層から発光がなされるように十分に低い濃度の外部電荷キャリヤを有していることを特徴と

する電界発光素子が提供される。

【0012】本発明は、適切な接触層から電荷キャリヤを注入することによって共役ポリマー半導体にエレクトロルミネセンスを発揮させることができるという本発明者等による発見に基づくものである。

【0013】共役ポリマーそれ自体は知られている。例えば、光学変調器へのそれらの利用が欧州特許出願0294061号で検討されている。その場合、ポリアセチレンが第1および第2の電極間の変調構造におけるアクティブ層として使用されている。光学変調効果をもたらすアクティブ層に空間電荷領域を形成するように電極の1つとアクティブ層との間に絶縁層を設ける必要がある。空間電荷層が存在するために、その崩壊が発光を行う電子／正孔対の形成が実現不能にされるので、そのような構造はエレクトロルミネセンスを示すことができない。いずれにせよ、欧州特許出願0294061号においてエレクトロルミネセンスが発揮されるということは、光学変調効果がそれによって破壊されるのでまったく望ましくない。

【0014】本発明に係る素子において、共役ポリマー(Conjugated Polymer)はポリ(p-フェニレンビニレン)であるのが好ましく、第1の電荷注入接触層(first charge injection contact layer)は、一側の表面に薄い酸化物層が形成されたアルミニウムの薄層からなり、半導体層の第1の表面は前記酸化物層と接し、そして第2の電荷注入接触層(second charge injection contact layer)はアルミニウムまたは金の薄層である。

【0015】他の実施態様において、共役ポリマーはPPVであり、第1接触層がアルミニウム、若しくはマグネシウムと銀の合金で、第2接触層は、酸化インジウムである。

【0016】さらに別の実施態様では、共役ポリマーはPPVであり、接触層の一つは非晶質シリコンからなり、他方の接触層は、アルミニウム、金、マグネシウム-銀合金、酸化インジウムからなる群の中から選択される。

【0017】これらの実施態様は、第1接触層あるいは第2接触層の中のいずれかを基板に積層し、PPVの薄層を付与し、そして、その上に前記積層されなかった接触層を積層することによって達成される。

【0018】好適には、ポリマー膜は、概ね10nmから5μmの範囲の均一な厚さを有し、共役ポリマーは1eVから3.5eVの範囲で半導体バンドギャップを有する。その上、ポリマー膜の電界発光領域における共役ポリマーの割合は、膜内に存在する共役ポリマー中の電荷移動の浸透しきい値を達成するのに十分である。

【0019】本発明の第2の態様によれば、少なくとも1種の共役ポリマーからなる薄い緻密な重合体膜の形状

の半導体層を、前駆体ポリマーの薄膜をポリマー薄膜として基板上に付着させ、次に付着した前駆体ポリマーを高温に加熱して共役ポリマーを生成する工程によって基板上に付着させ、第1の接触層の薄膜を前記半導体層の第1の表面と接して設け、そして、第2の接触層の薄膜を前記半導体層の第2の表面と接して設ける電界発光素子を製造する方法であって、ポリマー膜が、第2の接触層を第1の接触層に対して正にするように前記半導体層と接した第1および第2の接触層間に電界をかけると、電荷キャリヤが半導体層に注入されて、半導体層から発光がなされるように十分に低い濃度の外部電荷キャリヤを有していることを特徴とする電界発光素子の製造方法が提供される。

【0020】共役ポリマーとは、ポリマーの主骨格に沿って非極在π電子系を有するポリマーを意味する。この非極在化したπ電子系は半導体特性をポリマーに付与し、また、ポリマーの骨格に沿って高い移動度を有する正と負の電荷キャリヤを担持する能力をポリマーに与える。

【0021】そのようなポリマーは、例えば、R. H.フレンドにより、Journal of Molecular Electronics 4 (1988) January-March, No. 1, の第37頁～第46頁で検討されている。

【0022】本発明の基礎となるメカニズムは、以下のとおりである。すなわち、正の接触層は、ポリマー膜に正の電荷キャリヤを注入し、負の接触層は、ポリマー膜に負の電荷キャリヤを注入する。これらの電荷キャリヤは、結合して放射的に崩壊する電荷対を形成する。これを達成するために、正の接触層は高い仕事関数を有するように、また、負の接触層は低い仕事関数を有するように選択するのが好ましい。従って、負の接触層は、電子注入材料、例えば、ポリマー半導体層と接して設けられ、回路を介して外部電位を印加することによってポリマー半導体に対して負にされたときに、ポリマー半導体層に電子を注入することができる金属またはドープ半導体(doped semiconductor)から構成される。正の接触層は正孔注入材料、例えば、ポリマー半導体層と接して設けられ、回路を介して外部電位を印加することによってポリマー半導体に対して正にされた時に、ポリマー半導体層に一般に「正孔」と呼ばれる正電荷を注入することができる金属またはドープ半導体から構成される。

【0023】所望のエレクトロルミネセンスを生ずるためには、ポリマー膜は非発光性再結合の中心として作用する欠陥が実質的に存在しないことを必要とする。なぜならば、そのような欠陥はエレクトロルミネセンスを妨害するからである。

【0024】少なくとも1つの接触層は、電荷注入材に加えて、電子対正孔のエレクトロルミネセンス層への注

入比を制御し、且つ放射崩壊が接触層の電荷注入材から離れて生じることを確実にするのに役立つ材料、好ましくは有機材料の層を含むことができる。

【0025】共役ポリマーの膜は、好適には、單一共役ポリマーあるいは共役ポリマーのセグメントを含む單一コポリマーから構成される。またあるいは、共役ポリマーからなる膜は、共役ポリマーまたはコポリマーと別の適當なポリマーとの混合物から構成されることも可能である。

【0026】ポリマー膜のさらに好ましい特徴は以下の通りである。

(i) ポリマーは酸素、湿度、高温にさらされることに対して安定であるべきである。

(ii) ポリマー膜は良好な下地層との間の接着性、温度上昇および圧力圧迫を原因とする亀裂の発生に対する阻止能力、並びに縮み、膨張、再結晶あるいは他の形態変化に対する抵抗性を有するべきである。

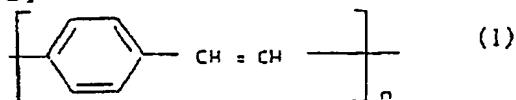
(iii) ポリマー膜は、例えば、高結晶性と高融点により、イオン／原子移動工程に対して回復性があるべきである。

【0027】次に、本発明に係る実施態様の一例を、図面を参照しながら記述する。

【0028】共役ポリマー膜は、好適には、下記式のポリ(p-フェニレンビニレン)【PPV】であり、下記式において、フェニレン環は、必要に応じて各々独立してアルキル(好適にはメチル)、アルコキシ(好適にはメトキシ若しくはエトキシ)、ハロゲン(好適には塩素若しくは臭素)またはニトロのなかから選択される1つあるいはそれ以上の置換基を有していてもよい。

【0029】

【化2】



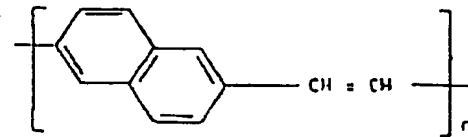
【0030】ポリ(p-フェニレンビニレン)から誘導されるその他の共役ポリマーもまた、本発明に係る電界発光素子のポリマー膜として使用されるのに適している。

【0031】以下にそのような誘導体の典型例を示す。

(i) 式1のフェニレン環を縮合環系に置き換える、例えば、フェニレン環をアントラセンあるいはナフタレン環系に置換することによって得られる、以下のような構造を示すポリマー。

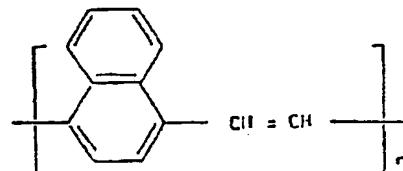
【0032】

【化3】



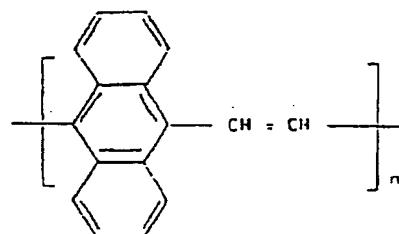
【0033】

【化4】



【0034】

【化5】

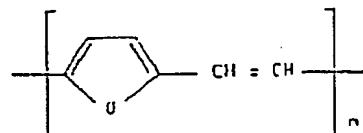


【0035】これらの代用多環系もまた前記フェニレン環に關して説明した種類の1あるいはそれ以上の数の置換基を有してもよい。

(ii) フェニレン環をフラン環などの複素環系に置換することによって得られる、以下のような構造を示すポリマー。

【0036】

【化6】

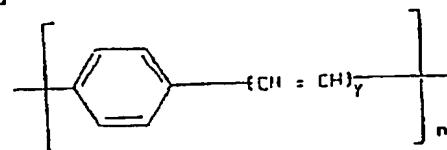


【0037】前記のとおり、上記フラン環もフェニレン環に對して先に述べた種類の1あるいはそれ以上の数の置換基を有してもよい。

(iii) 各々のフェニレン環(若しくは上記(i)あるいは(ii)において説明した他の環系)の1つに結合したビニレン部分の数を増やすことによって得られる以下のような構造を示すポリマー。

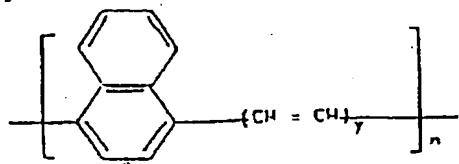
【0038】

【化7】



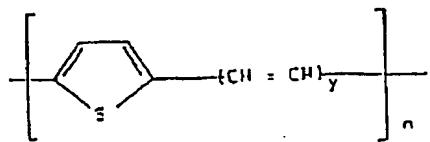
【0039】

〔化 8 〕



[0040]

【化 9】



【0041】前記構造式において、yは2、3、4、5、6、7を示す。

【0042】同様に、これらの環系は前記種々の置換基を有してもよい。

【0043】これらの種々の異なるPVP誘導体は異なる半導体エネルギーギャップを有する。このことは全可視スペクトル部にわたって異なる波長で発光する電界発光素子を構成することを可能とする。

【0044】共役ポリマー膜は溶液加工または溶融加工可能な「前駆体」ポリマーを化学処理および／または熱処理することによって製造することができる。後者の前駆体ポリマーは引き続いて脱離反応によって共役ポリマーに転化する前に精製または所望の形状に前処理することができる。

【0045】前記の各種のPPV誘導体膜は、適當なスルホニウム前駆体を使用することにより同様に導電性基板に付与することができる。

【0046】一般に、好適には、スルホニウム塩前駆体（II）よりも有機溶媒に対する溶解度が高いポリマー前駆体を用いるのが有利な場合がある。アルコキシ基（通常メトキシ）あるいは、ピリジニウム基のような親水性の低い基によって前駆体中のスルホニウム部を置き換えることによって有機溶媒に対する溶解度を高めることができる。

【0047】代表的には、ボリ（フェニレンビニレン）の膜は、図1に示すような反応図式に基づいた方法により、導電性基板上に付与される。スルホニウム塩単量体（II）は、水溶液、水エタノール混液、若しくはメタノール中で前駆体ポリマー（III）に合成される。そのようなプレポリマー（III）の溶液は、ホトレジスト処理のために半導体産業で用いられている一般的なスピンドローティング技術により導電性基板上に付与することができる。次に、得られた前駆体ポリマー（III）膜は、通常200℃から350℃の温度に加熱することによりボリ（フェニレンビニレン）（I）に転化される。

【0048】单量体 (II) の化学合成、その前駆体 (II)

I)への重合、そしてPPVへの熱転化のために必要な詳細な条件は、文献、例えば、D. D. C. BradleyによるJ. Phys. D (Applied Physics)、20、1389 (1987) およびJ. D. Stenger Smith、R. W. LenzとG. WegnerによるPolymer、30、1048 (1989) に記載されている。

【0049】ポリ(フェニレンビニレン)膜は、10nmから10μmの厚さで得られることを見出した。これらのPPV膜は、ごくわずなピンホールしかみられない。PPV膜は、約2.5eV(500nm)の半導体エネルギーギャップを有する。PPV膜は、強く、室温で酸素とほとんど反応せず300℃を超過する温度で空気以外に安定である。

【0050】前駆体ポリマーの退去基を改質して、脱離反応がさらに別の中間構造を生ずることなく单一反応によって進行することを確実にすることによって材料の秩序化の向上が達成される。従って、例えば、n-ジアルキルスルホニウム成分をテトラヒドロチオフェニウム成分に置き換えることができる。後者の成分はジアルキルスルフィドに見られるようにアルキルメルカプタンに分解することなく单一の退去基として脱離する。ここに述べる例において、使用する前駆体ポリマーはジアルキルスルホニウム成分をジメチルスルフィドおよびテトラトリアブロチオフェン (tetra t r y e b r o t h i o p h e n e) として選択したものを共に含む。これらの前駆体は共に以下の実施態様に示す素子構造体に使用するのに好適なPPV膜を生じる。

【0051】それ以外の適当な共役ポリマーの膜を形成する材料は、ポリ(フェニレン)である。

【0052】この材料は、5、6-ジヒドロキシシクロヘキサ-1、3-ジエンの生化学的に合成される誘導体を出発物質として製造することができる。これらの誘導体は、ラジカル開始剤を使用することによって重合して単一漆媒に塗ける前駆体ポリマーとすることができます。

このポリ(フェニレン)の製造は、Ballard et al. J. Chem. Comm. 954 (1983) により詳細に記載されている。

【0053】ポリマー前駆体溶液は、導電性基板上に薄い膜としてスピンドルコートされ、そしてその後通常140°Cから240°Cの範囲で熱処理されて共役ポリ(フェニレン)ポリマーに転換される。

【0054】ビニル若しくはジエン単量体を用いる共重合もまたフェニレンコポリマーを得るように行うことができる。

【0055】必要な共役ポリマー膜を形成するために使用することができるさらに別の種類の材料は、主共役鎖に結合した巨大な側鎖基の存在によってあるいは共役ポリマーをその1つまたはそれ以上の成分が非共役である共重合体構造に組み入れることによってそれ自体溶液加

工可能であるかまたは溶融加工可能であるかのいずれかである共役ポリマーである。例えば、前者の例には以下ものがある。

(a) ポリ(4,4'-ジフェニレンジフェニルビニレン) [PDPV] は、両方のビニレンの炭素がフェニル環により置換されているアリーレンビニレンポリマーである。それは、普通の有機溶媒に溶けるので薄い膜を形成できる。

(b) ポリ(1,4-フェニレン-1-フェニルビニレン)とポリ(1,4-フェニレンジフェニルビニレン)ポリマーはPPVの類似物質であり、それぞれ1つあるいは両方のビニレンの炭素がフェニル基と置換されている。それらは各々有機溶媒に溶け、キャストまたはスピン被覆されて薄膜となる。

(c) 普通の有機溶媒中で溶液加工可能であり、また、長いアルキル序列(アルキルはオクチルと等しいかそれ以上に長い)に関しては、溶融加工も可能であるポリ(3-アルキルチオフェン)ポリマー(アルキルは、プロピル、ブチル、ペンチル、ヘキシル、ヘプチル、オクチル、デシル、ウンデシル、ドデシル等のいずれか1つ)。

(d) ポリ(3-アルキルピロール)ポリマーはポリ(3-アルキルチオフェン)ポリマーと類似であることが予想される。

(e) ブチルよりも大きなアルキルを有するポリ(2,5-ジアルコキシ-p-フェニレッビニレン)ポリマーは溶解加工可能である。

(f) ポリ(フェニルアセチレン)は主鎖中の水素原子がフェニル基に置換されたポリアセチレンの誘導体である。この置換によって、材料は可溶性にされる。

【0056】ポリマーの必要な加工性を得、導電性基板(電荷注入接触層)上への要求される均一な薄膜の形成を容易にするために共役ポリマーと他のポリマーとのポリマーブレンドを形成するのが適している場合もある。

【0057】共役ポリマーの膜を形成するのに、そのようなコポリマーまたはポリマーブレンドを用いるとき、前記共役ポリマーの膜を組み入れる電界発光素子の活性部位は、コポリマーあるいはポリマーブレンドのパーセンテージを同じくそれ以上に大きい多量の共役ポリマー部位を含まなければならない。

【0058】半導体電界発光層は、異なったバンドギャップおよび/または多数電荷種を有するポリマー層を有する複合層として形成されているので、例えば、電荷注入層から電界発光素子の特定の領域内への注入電荷の集中が達成される。複合層は、ポリマー層の連続析出によって形成することができる。種々の膜がスピンドローコーティングによって共役ポリマーに前駆体の形で付着される場合、共役ポリマーへの転化工程によって膜が不溶性にされるので、その後の層をこの先に付着された膜を溶解することなく同様に付与することができる。

【0059】

【実施例】

「実施例1」図2および図3に関し、電界発光素子を以下のように構成した。

【0060】ガラス基板、例えば、約1mmの石英または、ホウケイ酸塩ガラス1の上面に第1の電荷注入接触層2を形成した。電荷注入接触層は、約20nmの厚さの層を作るためのシャドウマスクを介してアルミニウムを熱蒸着させて形成した。前記シャドウマスクを使用して幅2mm、間隙2mmおよび長さ15mmの一連の平行に並ぶ細片状であるパターンを形成する。得られたアルミニウム電荷注入接触層を次に薄い表面酸化物層3を形成するために空気にさらした。このようにして電荷注入接触層を形成した。

【0061】10~25gのメタノールにつき1gのポリマー濃度のPPVの前駆体メタノール溶液を前記の結合基板にスピンドローコーティングした。これは、結合基板の全表面にポリマー溶液を塗布し、次にその上面を水平に保持して5000r.p.m.までの速度で軸の回りに回転することによって達成された。次に、得られた基板とポリマー前駆体層を真空オーブン中、300℃の温度で12時間加熱した。この熱処理によって、前駆体ポリマーはPPVに変換された。得られたPPV膜4は100から300nmの厚さであった。必要最低限の膜の厚さを膜のコンダクタンスによって設定し、下限は20nm程度である。しかしながら、好ましい厚さの範囲は20nmから1μmの範囲である。

【0062】次に、第2の電荷注入接触層5を、PPV膜の上に金あるいはアルミニウムを蒸着させて形成した。シャドウマスクを再度使用して、PPV膜の表面上にパターンを形成し、幅2mm、間隙2mm、長さ15mmの平行に並ぶ一連の細長い小片を第1の電荷注入接触層に直角に回転して形成した。第2の電荷注入接触層の厚さは、20から30nmの範囲であった。このようにして正孔注入接触層を形成した。

【0063】電荷注入接触層のうち少なくとも1つは、素子の平面に垂直に電界発光素子から発光させるために透明、若しくは半透明であることが望ましい。本実施例では、このことは金、若しくはアルミニウムの層が30mm以下の厚さである時になされる。PPV層の厚さが約200nmの素子に関し、電荷注入および強いエレクトロルミネセンスの発現に対するしきい電圧は、約40ボルトである。この電圧は、 $2 \times 10^6 \text{ V cm}^{-1}$ のしきい電界を印加する。 2 mA cm^{-2} の電流密度において、半透明の電極を通してなされる発光は、通常の照明条件で、肉眼で見られた。素子の出力は、100KHzまでの周波数にはほとんど依存しなかった。このことは、電界発光素子の応答時間が非常に短く、10マイクロ秒より速いことを示している。使用に際し、電界発光素子は、特別な用心をすることなく空気中で操作され、

機能低下の兆候はなにも示さなかった。

【0064】素子から出力された光を、格子モノクロメータにより分光し、シリコン光起電力のセルで検出し、そして、測定を室温(20°C)とし、光学通路を有する低温保持装置に素子を保持して低温での両方で行った。その結果を図4に示す。電界発光素子のスペクトルは、ピークが温度によってその位置をわずかにシフトして0.15eVだけ異なって690nmから500nm(1.8eVから2.4eV)のスペクトル範囲で発光することを示している。

【0065】電界発光素子層と比べて低い仕事関数を有するので電子注入接触層として用いるのに適した他の材料は、(非晶質あるいは結晶性)のn-ドープシリコン、酸化膜を有するシリコン、純粋、若しくは金などの他の金属との合金であるアルカリ、およびアルカリ土類金属類である。また、“n形ドープ”共役ポリマーの薄層を、金属層と電界発光ポリマー層との間に介在させて、電子注入接触層を形成することもできる。

【0066】電界発光層と比べて高い仕事関数を有するので正孔注入層として用いるのに適した他の材料は、インジウム/スズ酸化物(可視スペクトル部で透明である)、白金、ニッケル、パラジウム、および黒鉛である。また、電気化学的に重合されたポリピロール、ポリチオフェン等の“p形ドープ”共役ポリマーの薄膜を金属層と電界発光ポリマー層との間に介在させることによって正孔注入層を形成することもできる。

【0067】前記材料は、以下のように付与することができる。すなわち、白金のような融点温度が特に高い金属を除いた全ての金属は、蒸着により付着させることができる。インジウム/錫の酸化物を含む全ての合金は、DCまたはRFスパッタリング法および電子ビーム蒸着法を用いて付着させることができる。非晶質シリコンの付着はシリコンとホスフィンなどのドーピング剤との混合物からグロー放電付着法によって行うことができる。

【0068】以下は、これらの材料を使った構造物の例である。

「実施例2」本実施例の構造物は、ガラス基板上の一連の層として付着される。まず、導電性であるが透明な酸化インジウムを酸素の存在下にインジウムターゲットからイオンビームスパッタリングする方法によって基板上に付着させた。

【0069】試料は10⁻⁸mbarのベース圧力の低温ポンプ装置中で調製する。ここで使用する全ての付着法に関し、基板は水冷し、室温に保持する。代表的には2×10⁻⁴mbarの酸素圧力の存在下の代表的に0.1nm/秒の付着速度でのインジウムターゲットからのイオンビームスパッタリングによって、代表的に5×10⁻⁴Ωcmの抵抗率を有する透明な酸化インジウムの膜が形成された。代表的に、100nmの厚さによって単位面積当たり約50Ωの比シート抵抗が与えられる。そ

のような膜は可視スペクトル部において90%より好ましい光学透過係数を有している。

【0070】これらの膜は、X線および電子解析測定から判定して非晶質構造である。

【0071】次に、PPV層を上記実施例1に記載した手順を用いて酸化インジウム層上に付着させる。最後に、アルミニウムの上部接触層を代表的には50nmの厚さに蒸着によって付着させる。この構造体を操作すると、酸化インジウム接触層が正の接触層として、およびアルミニウム接触層が負の接触層として機能する。発光は酸化インジウム層を通して見られる。

【0072】このようにして構成された、70nmの厚さのPPV層および2mm²の活性領域を有する構造体の結果を図5および図6に示す。発光に関連する電流のしきい値は図5において約14Vであることがわかる。素子の分光的・総和した光出力の強度の変動を図6に電流の関数として示す。

「実施例3」この構造体の製造は上部金属接触層までは上記実施例2と同じである。本実施例では、蒸着によって銀とマグネシウムとの合金を付着させて、負の接触層として作用する上部接触層を形成する。蒸着は1:10のモル比の銀およびマグネシウム粉体の混合物をポート中で加熱することによって実施され、代表的に50nmの厚さの膜が付着された。

【0073】マグネシウムは、小さい仕事関数を有するので、負の電極用の材料として望ましいものである。銀を添加して合金を形成することによって、ポリマー層への金属膜の接着性およびその酸化に対する耐性が改善される。これらの試料の電流/電圧および電界発光特性は、実施例2に記載したものと類似していた。

「実施例4」これらの構造体は負の電極として作用する非晶質シリコン-水素合金層および正の電極として作用する酸化インジウムを用いて制作した。アルミニウムまたはクロムの蒸着金属接触層を有するガラス基板を使用する。次に、非晶質シリコン-水素膜を以下に詳細に説明する高周波加熱(RF)スパッタリングによって付着させた。

【0074】使用するRFスパッタリング装置は2つのターゲットおよび液体窒素冷却ゲッターを有し、8cmのターゲット-基板間隔で操作される。処理室は5×10⁻⁸mbarのベース圧力である。マグネットロントーゲットに3mmの厚さにn-ドープSiウェハ層を担持させる。試料を付着させる前に1~2時間予備スパッタリングすることによってこれらのターゲットを浄化する。上記のようにして製造された基板を、3cmの厚さのCuおよびAl基板の裏側の温度が250~300°Cになるように放射加熱する。基板を約6r.p.m.で回転する。使用するスパッタリングガスは0.007~0.013mbarの圧力において30%のH₂を含むArであり、蒸着の間連続して処理室に通す。使用するRF

出力は2Wの反射出力を有して250Wである。付着速度は代表的には12nm/分であり、この場合1μmの膜厚に対し1.5時間の付着時間を要する。

【0075】得られた非晶質Siは赤茶色である、 $5 \times 10^6 \sim 5 \times 10^8 \Omega \text{cm}$ の直流抵抗率を有している。

【この抵抗率は試料の上側または下側に長さ3mm、間隔0.25mmで2つのA1パッドを蒸着し、それら2つのコンタクト間の抵抗を測定することによって求めた】。

【0076】次に、PPV層を上記実施例1に記載したように非晶質シリコン-水素層に付与し、引き続き実施例2で記載した手順を用いてこのPPV層の上に直接酸化インジウム層を付着させた。

【0077】上記工程を用いて製造した面積14m²、シリコン-水素層の厚さ1μm、PPV層の厚さ40nmおよび酸化インジウム層の厚さ250nmの構造体に関して得られた結果を図7および図8に示す。図7に、順バイアス(酸化インジウム層が正)における素子の電流対電圧特性を、また図8に電流に対する総和光出力の変動を示す。電荷注入および発光は約17Vで開始され、本実施例の場合抵抗性のシリコン-水素層が存在するために、このしきい値を越えた電流の上昇は、例えば図5に示すようにそのような層を有しない構造に見られるよりなだらかである。

【0078】また、この種の構造体は逆バイアス(シリコン-水素接触層に対して酸化インジウム接触層が負)においてより弱い電界発光を示した。しかしながら、順バイアスで操作するのが好ましい。

【実施例5】酸化インジウム最上層を半透明の金またはアルミニウム層に置き換えたことを除いて実施例4におけるように製造した。約20nmの厚さの最上層を有して製造された構造物はこの接触層を通して発光が見られた。これらの素子は、上述の各実施例と同様の特性を示した。

【0079】実施例4の製造方法は、実施例2および実施例3に示した接触層にも適用することができる。

【0080】シリコン-水素層およびインジウム酸化物層を付着するためのそれ自体公知の他の方法がある。シリコンの場合、これは、シランのグロー放電と蒸着を含む。インジウム酸化物の場合、他の可能性として、インジウムと共にスズを含有させて、ここで用いているインジウム酸化物に電気的特性が非常に近似している酸化インジウムスズ(ITO)を生成することが考えられる。付着方法は、蒸着、RFおよび直流スパッタリングを含む。

【0081】電荷注入接触層の厚さの選択は、用いられる付着技術と、接触層における所望の光学的透明度によって決定される。電荷注入の容易性は、電荷注入接触層を複合層として構成することで改善される。この複合層は、正孔および電子を夫々注入するための酸化および還

元共役ポリマーの薄膜層を包含する。これらの特別な共役ポリマー層は、活性状態の電界発光ポリマーと同じであっても違っていてもよい。このような物質をドープする方法は、この分野においては周知であり、「導電性ポリマーハンドブック」(ティ. ジェイ. スコットエイム (T. J. Skothiem))に明確に記載されている。

【0082】少なくとも1つの電荷注入接触層は、素子の平面に垂直に発光させるため透明または半透明であるのが好ましい場合があるが、例えば、素子の平面内での放射しか要求されない場合には必ずしもその限りではない。

【0083】製造される電界発光素子のサイズの限界は、スピニコーティングに使用することができる基板のサイズによって決定される。例えば、このようにして直径15cmのシリコンウエーファのコーティングが行われている。さらに、広い面積のコーティングを行うためには、ドローコーティングなどの技術がその代わりに用いられる。従って、平方メートルの範囲の面積を有する共役ポリマーを用いた電界発光素子を構成することが実現できる。

【0084】PPVを含む共役ポリマーの少なくともいくつかは、付着工程が蒸着のために非常に高い温度を必要とする金属層の付着、あるいは非晶質シリコン層を付着した後、活性電界発光領域を決定するための写真製版工程を行う等の後処理に耐えることができる。前駆体ポリマーを共役ポリマーおよび要求される電界発光素子のタイプによって決まる基板に付与する方法としてスピニまたはドローコーティングを使用するのがPPVを使用する場合には好ましいが、スピニおよびドローコーティング並びに溶融加工の全てを共役ポリマーを基板上に付着させるのに使用することができる。

【0085】電界発光素子は電界発光が役に立つ種々の用途に適用することができる。それは従来半導体LEDが使用されていたところに使用することができる。それはまた従来液晶が使用されていたところにも使用することができる。電界発光素子は液晶の望ましい代替物とされる多くの特性を有している。

【0086】電界発光素子は液晶ディスプレイと違って発光するので、視覚が広い。さらに、大面積液晶ディスプレイが遭遇した基板の平面性および間隔に関する問題を、大面積LED素子は解決することができる。電界発光素子はマトリックスアドレス型ディスプレイ、例えば、テレビジョンおよびコンピュータディスプレイに特に適している。マトリックスアドレス型ディスプレイに使用する電界発光素子の一例を図3に示す。ここでは、各電荷注入接触層が半導体層のいずれかの面に細長くいく筋にも付着され、一方の接触層の細片が他方の接着層の細片と直交している。ディスプレイの画素と呼ばれる個々の電界発光素子、すなわち半導体層の各領域の

マトリックスのアドレス指定は下方の電荷注入接触層中の特定の細片および上方の電荷注入層の前記第1の細片に直角の特定の細片を選択することによって達成される。さらに、電界発光素子は前記のように応答速度が速いので、テレビジョン受像器として使用するのに適しており、特に発光色を共役ポリマー、またその半導体バンドギャップを選択することによって制御することができる、混色に適するグリーン、レッドおよびブルー画素を用いるカラーディスプレイが電界発光素子中に異なる共役ポリマーを配置することによって可能となる。

【0087】電界発光素子は、例えば車両ダッシュボードの表示器、調理器またはビデオ記録器の個々の造形素子としても使用することができる。各素子は目的とする用途に要求される形状に製造することができる。さらに、電界発光素子は平らである必要がないので、例えば、その製造後に三次元的形状、例えば車両または航空機の風防ガラスの形状に倣って成形することができる。そのように使用するためには、前駆体ポリマーをポリエチル、ポリフッ化ビニリデンまたはポリイミドなどの透明ポリマーフィルムのような適切な基板に付与する必要がある。前駆体ポリマーをそのような可撓性ポリマーフィルムに付与するならば、ロール上での電界発光素子の連続製造が可能となる。あるいはまた、前駆体ポリマーを、例えばドローコーティング法を用いて予め製造された形基板上に付与することもできる。

【0088】最後に、電界発光素子は、それを光学纖維および/または薄膜導波管と効果的に光学結合させて光源として作用するように準備された構造体上で直接製造する光通信への用途が考えられる。同様な用途が“サイエンス・アンド・テクノロジー・イン・ジャパン”、8

～14頁（1989年7月）に「オプチカル・インフォメーション・プロセッシング」という題名でサトシ・イシハラによって記載されている。

【0089】電界発光素子光源はレーザーとして適切に使用することができる。

【0090】最後に、光学纖維あるいは、薄膜の凹凸を有する電界発光素子を能率的に光学結合させて光情報を活用すべく、所定の下層上に直接組み合わせることにより光通信に活用されることが予想される。類似の記事として日本のサトシ・イシハラにより1989年7月の“Optical Information Processing”的8頁～14頁の記載がある。

【図面の簡単な説明】

【図1】共役ポリマーを配設するための反応図式を示す図である。

【図2】本発明に係る電界発光素子の概略図である。

【図3】本発明に係る電界発光素子の概略図である。

【図4】図2並びに図3に記載された素子の発光出力を示すグラフである。

【図5】本発明の他の実施態様に係る電界発光素子のそれぞれ電流対発光および出力強度対印加電圧を示すグラフである。

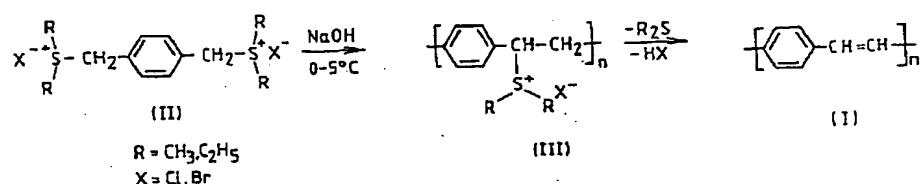
【図6】本発明の他の実施態様に係る電界発光素子のそれぞれ電流対発光および出力強度対印加電圧を示すグラフである。

【図7】本発明のさらに他の実施態様に係るそれぞれ電流出力および電界発光強度を示すグラフである。

【図8】本発明のさらに他の実施態様に係るそれぞれ電流出力および電界発光強度を示すグラフである。

【図1】

FIG.1



【図2】

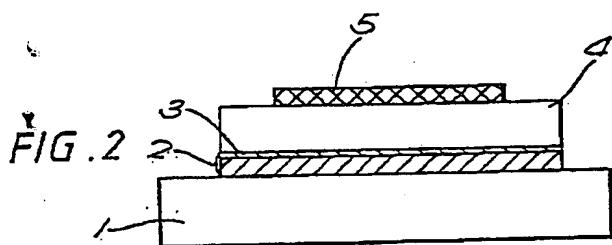
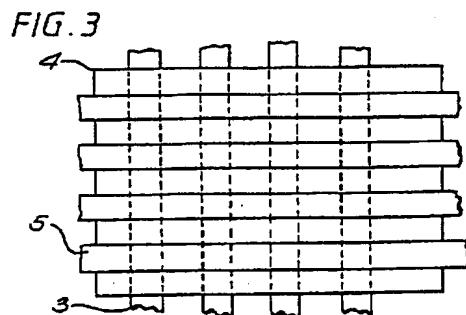


FIG. 2

【図3】



【図4】

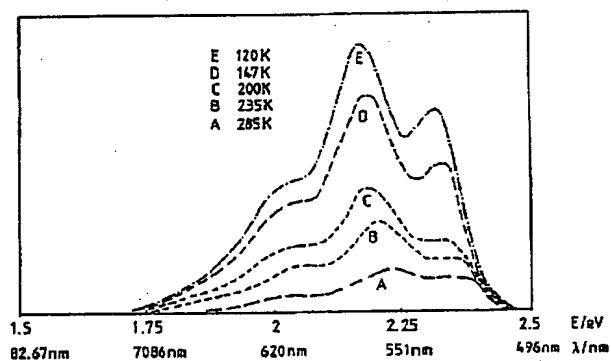


FIG. 4

【図5】

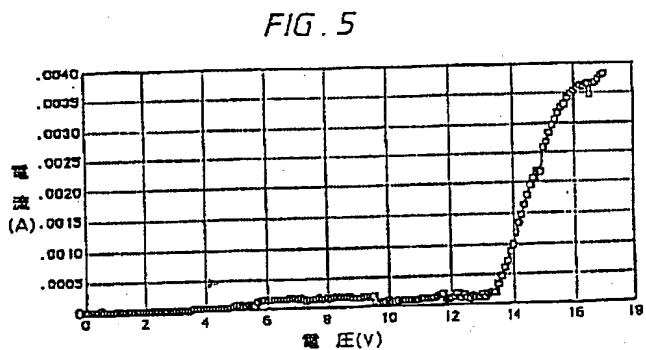


FIG. 5

【図6】

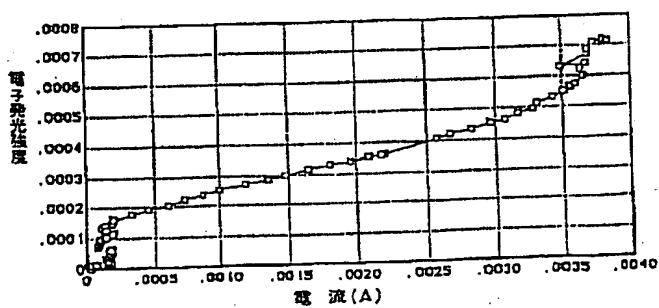
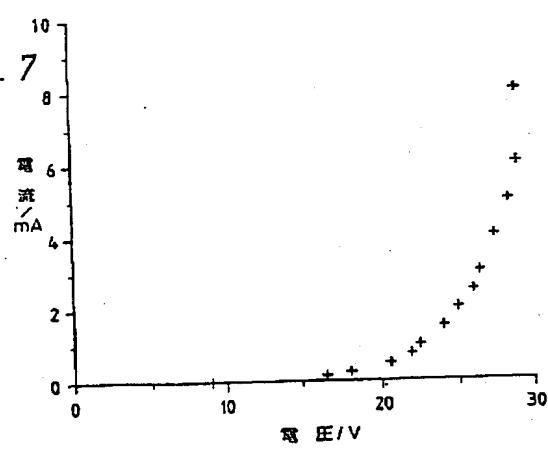


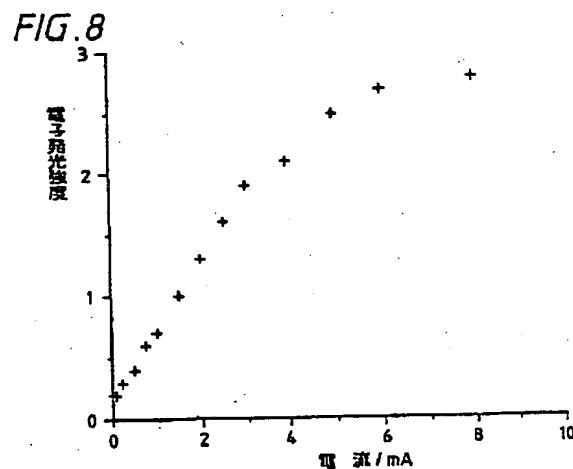
FIG. 6

FIG. 7



【図7】

【図8】



フロントページの続き

(51) Int. Cl. 6 識別記号

H 05 B 33/10

33/22

33/26

F I

H 05 B 33/10

33/22

33/26

(72) 発明者 バローグス ジエルミー ヘンリー
アメリカ合衆国、ニューヨーク 00516 コ
ールドスプリング パーソネイジ ストリ
ート 11

(72) 発明者 ブラッドリー ドナル ドナット コーナ
ー
イギリス国、ケンブリッジ シービー 3
0 ディー 5 チャーチル カレッジ (番地な
し)